

Ders Kodu	Ders Adı	Teorik	Uygulama	Laboratuvar	Yerel Kredi	AKTS
EEE304	ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ TASARIMI	3,00	0,00	0,00	3,00	6,00
Ders Detayı						
Dersin Dili	: İngilizce					
Dersin Seviyesi	: Lisans					
Dersin Tipi	: Seçmeli					
Ön Koşullar	: Yok					
Dersin Amacı	: Bu dersin amacı elektrik ve elektronik devrelerin tasarımı hakkında bilgi vermektir. Analog ve sayısal devre tasarımları incelenecektir. Devrenin tasarımı, baskı devresi ve çalıştırılması konularında çalışmalar yapılacaktır.					
Dersin İçeriği	: Elektrik-Elektronik devre tasarımı, analog ve sayısal devre tasarımları, haberleşme, kontrol, anten tasarımı, sayısal devreler, motor kontrol kartları üzerinde durulacaktır.					
Dersin Kitabı / Malzemesi / Önerilen Kaynaklar	: Kularatna, Nihal. Electronic circuit design : from concept to implementation, CRC press, ISBN 978-0-8493-7617-7					
Planlanan Öğrenme Etkinlikleri ve Öğretim Yöntemleri	: Ödevler, sunumlar ve sınavlar					
Ders İçin Önerilen Diğer Hususlar	: -					
Dersi Veren Öğretim Elemanları	: Prof. Dr. Savaş Şahin					
Dersi Veren Öğretim Elemanı Yardımcıları	: -					
Dersin Verilişi	: -					
En Son Güncelleme Tarihi:	:					

## Ders Öğrenme Çıktıları

## Bu dersi tamamladığında öğrenci :

- 1 Elektrik- Elektronik system devrelerin tasarımı ve gerçekleştirme yöntemleri
- 2 Elektronik devreleri baskı devre üzerine aktarmak
- 3 Elektronik devreyi çalıştırmak ve devre sentezleme ile doğrulamasını yapmak
- 4 Doğrusal olmayan devreler konusunda bilgi altyapısı oluşturma

## Ön Koşullar

Ders Kodu	Ders Adı	Teorik	Uygulama	Laboratuvar	Yerel Kredi	AKTS
-----------	----------	--------	----------	-------------	-------------	------

## Haftalık Konular ve Hazırlıklar

	Teorik	Uygulama	Laboratuvar	Hazırlık Bilgileri	Öğretim Metodları	Dersin Öğrenme Çıktıları
1.Hafta	*Giriş ve Lumped devreleri					
2.Hafta	*Elektronik devrenin analizi yöntemleri					
3.Hafta	*Devrenin şematik diyagramını tasarlamak					
4.Hafta	*Paket programlarla baskı devre çıkarmak					
5.Hafta	*Devre gerçeklemek					
6.Hafta	*Gerçekleştirilen Devre üzerinde iyileştirme ve testler yapmak					
7.Hafta	*Prototip üretmek					
8.Hafta	*Seçilen devre için TUBITAK formatında proje yazmak					
9.Hafta	*Seçilen devre için TUBITAK formatında proje yazmak					
10.Hafta	*Vize					
11.Hafta	*Haberleşme devreleri gerçeklemek					
12.Hafta	*Kontrol devreleri gerçeklemek					
13.Hafta	*Sayısal devreler					
14.Hafta	*Opamp Devreleri					

## Değerlendirme Sistemi %

1 Vize : 30,000

2 Uygulama / Pratik : 20,000

3 Final : 50,000

